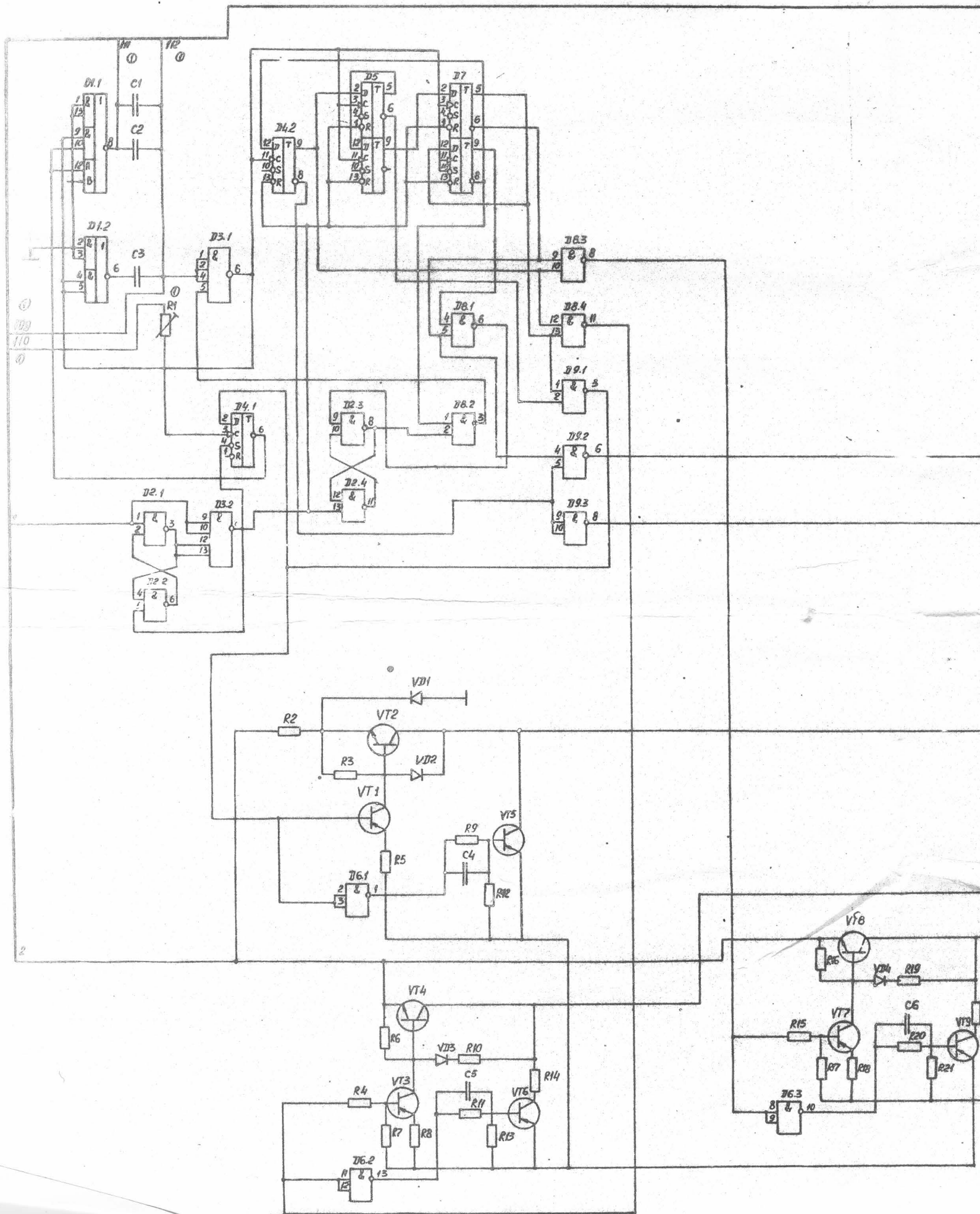
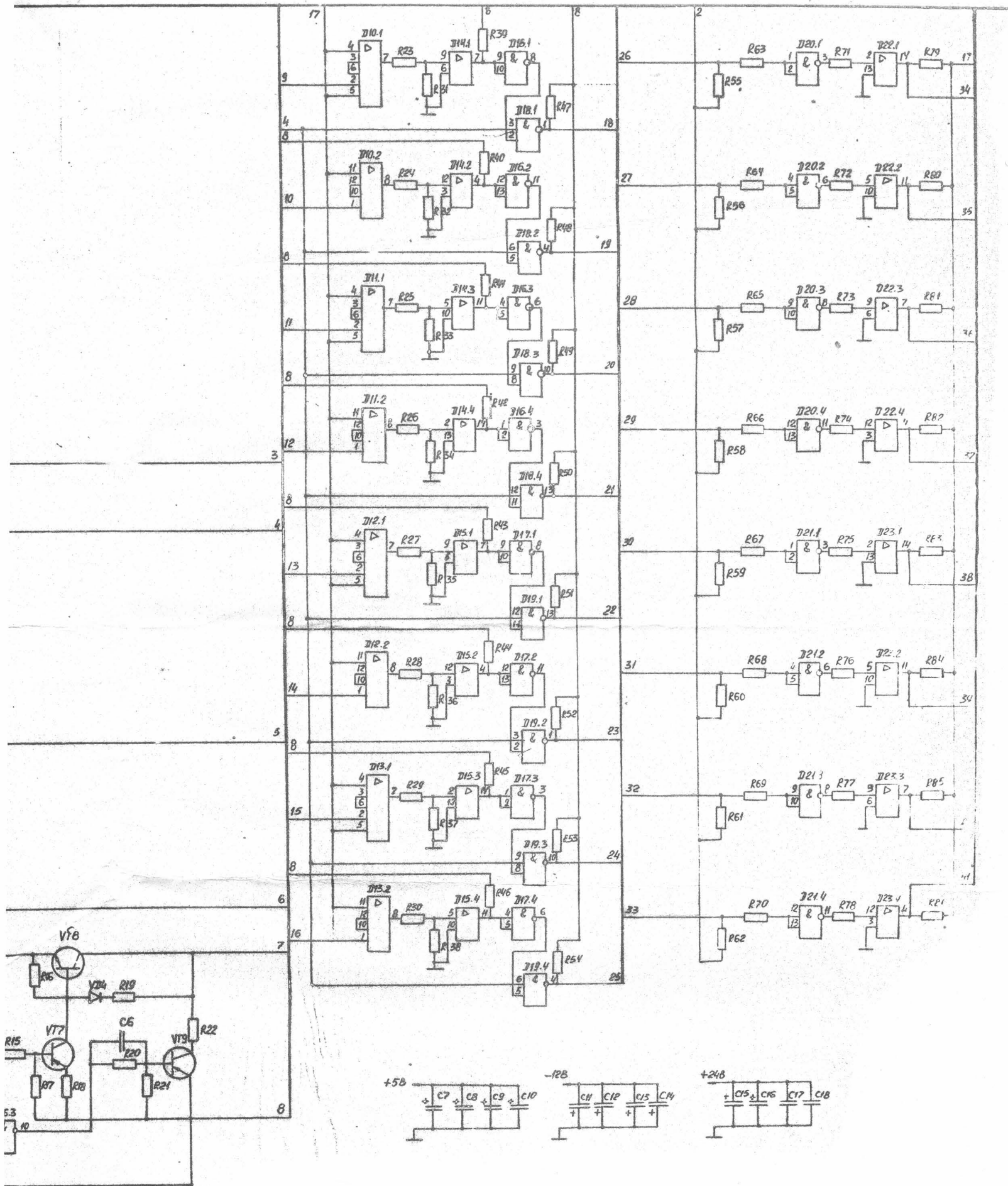
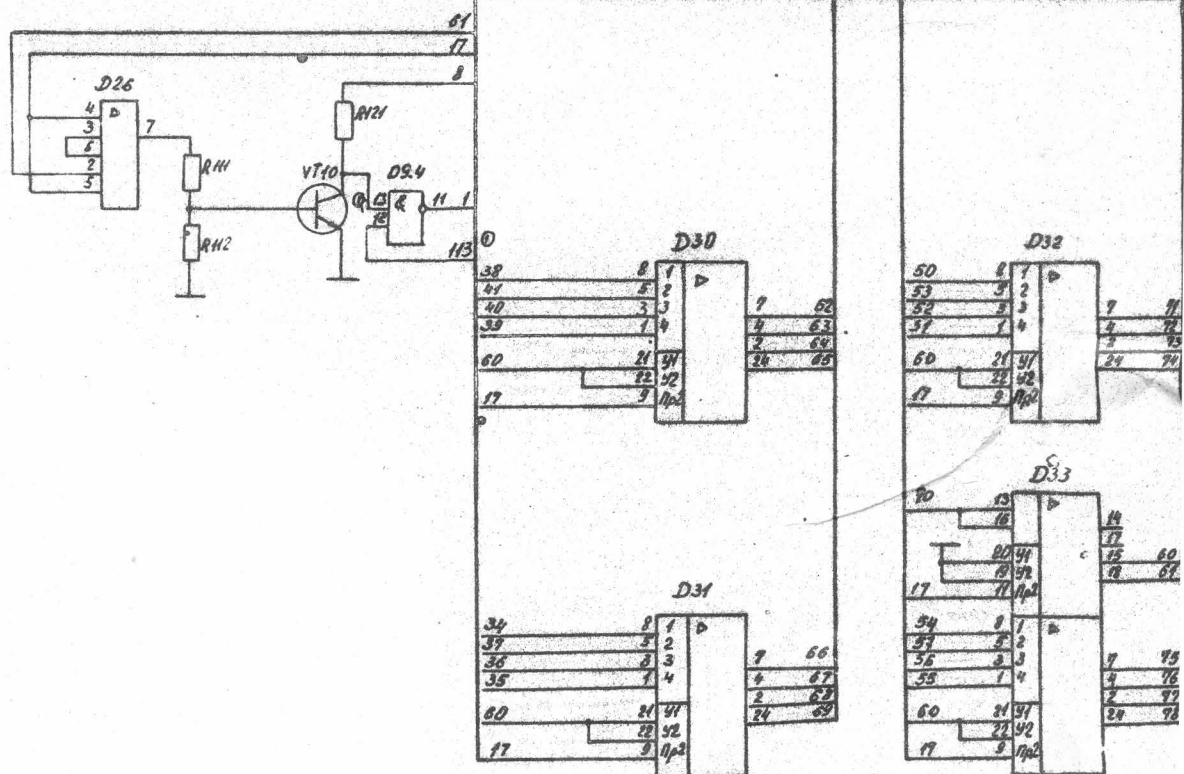
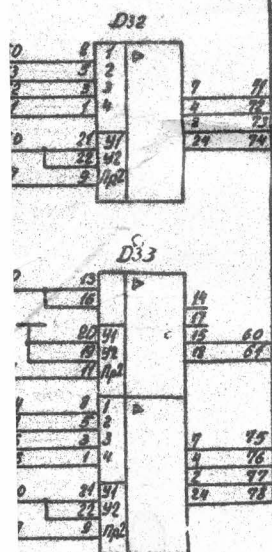
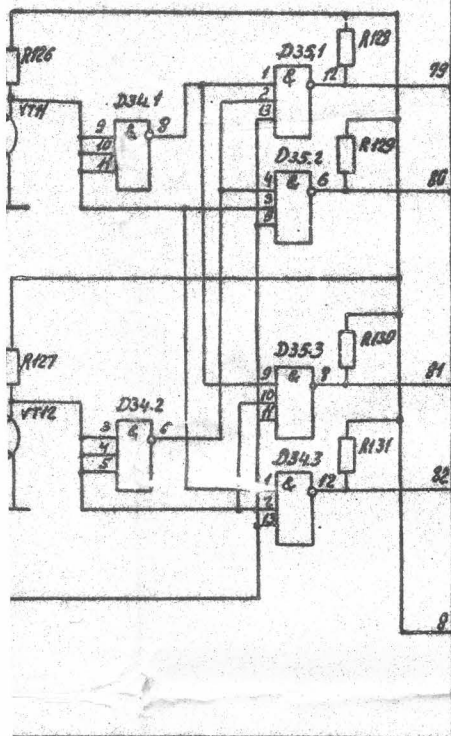










Room	Уч. №	ХР1
32	A1 WU 7 Бх.	①
33	A2 WU 45 Бх.	①
31	A3 WU 6 Бх.	①
26	A4 WU 3 Бх.	①
29	A5 WU 12 Бх.	①
27	A6 WU 1 Бх.	①
28	A7 WU 10 МОН	①
98	A8 WU 3 МОН	①
90	A9 WU 14 МОН	①
91	A10 WU 1 МОН	①
96	A11 WU 1 МОН	①
83	A12 WU 2 МОН	①
85	A13 WU 3 МОН	①
8	A14 +5 В	①
84	A15 WU 8 МОН	①
102	A16 WU 4 МОН	①
32	A17 WU 1 МОН	①
39	A18 WU 8 МОН	①
42	A19 WU 8 Бх.	①
43	A20 WU 9 Бх.	①
45	A21 WU 11 Бх.	①
49	A22 WU 13 Бх.	①
16	A23 WU 13 МОН	①
77	A24 WU 14 МОН	①
75	A25 WU 15 МОН	①
71	A26 WU 8 МОН	①
72	A27 WU 11 МОН	①
73	A28 WU 40 МОН	①
74	A29 WU 8 МОН	①
70	A30 WU 12 МОН	①
8	51 +5 В	①
17	52 +24 В	①
	53	①
30	54 WU 4 Бх.	①
	55	①
28	56 WU 0 Бх.	①
99	57 WU 4 МОН	①
	58	①
113	59	①
104	510 Сброс	①
84	511 WU 3 МОН	①
83	512 WU 0 МОН	①
87	513 WU 1 МОН	①
2	514 WU 1 МОН	①
95	515 -12 В	①
100	516 WU 2 МОН	①
88	517 WU 2 МОН	①
97	518 WU 4 МОН	①
44	519 WU 2 МОН	①
47	520 WU 10 Бх.	①
48	521 WU 12 Бх.	①
46	522 WU 14 Бх.	①
	523 WU 15 Бх.	①
	524	①
	525	①
2	526	①
10	527 -12 В	①
	528 Зар. МОН	①
	529	①
	530 Общ. МОН	①
	531 Общ. МОН	①

Room	Уч. №	ХР2
15	A1 WU 13 МОН	①
16	A2 WU 10 МОН	①
25	A3	①
24	A4 WU 14 Бх.	①
22	A5 WU 15 Бх.	①
20	A6 WU 16 Бх.	①
21	A7 WU 17 Бх.	①
8	A8 WU 18 Бх.	①
	A9 +5 В	①
41	A10	①
12	A11 WU 19 МОН	①
19	A12 WU 20 МОН	①
	A13 WU 21 Бх.	①
18	A14	①
107	A15 WU 22 Бх.	①
108	A16 Зар. МОН	①
106	A17 WU 23 МОН	①
105	A18 Зона	①
104	A19 WU 24 МОН	①
58	A20 WU 25 МОН	①
7	A21 WU 26 МОН	①
6	A22 WU 27 Бх.	①
5	A23 WU 28 Бх.	①
69	A24 WU 29 Бх.	①
81	A25 WU 30 МОН	①
68	A26 WU 31 Бх.	①
67	A27 WU 32 МОН	①
63	A28 WU 33 МОН	①
62	A29 WU 34 МОН	①
	A30 WU 35 МОН	①
	51 Общ. МОН	①
	52 Общ. МОН	①
	53	①
23	54	①
13	55 WU 36 Бх.	①
14	56 WU 37 МОН	①
	57 WU 38 МОН	①
	58	①
	59	①
	510	①
	511	①
	512	①
	513	①
	514	①
	515	①
9	516 WU 39 МОН	①
10	517 WU 40 МОН	①
103	518 WU 41 МОН	①
17	519 +24 В	①
	520	①
	521	①
59	522 WU 42 МОН	①
82	523 WU 43 Бх.	①
79	524 WU 44 Бх.	①
80	525 WU 45 Бх.	①
	526	①
	527	①
	528	①
65	529 WU 46 МОН	①
64	530 WU 47 МОН	①
66	531 WU 48 МОН	①

1. Выводы 6 микросхем DS0...DS3 подключать к шине питания +24В, выводы 1023 - к шине "общий".

2. Выводы 14 микросхем DS1...DS16 подключать к шине питания +5В, вывод 15 - к шине "общий".

3. Выводы 14 микросхем DI, D0, DE...D24, D24, D25, D34, X5 подключать к шине питания +3В, вывод 7 - к шине "общий".

4. Словесные обозначения:

ШИН - шина информации

ША - шина адреса

Вх - вход; Вых - выход

Зпр - заряд

ШМ - напряжение сигнала, вывод микросхем

Цср - напряжение сигнала старания

Матр. - матрица

Цр.сх. - напряжение сигнала записи с чипов

Цн, Цг - напряжение сигнала чипов 1, 2.

Цр - напряжение сигнала разрешения