

ВЫЧИСЛИТЕЛЬНЫЙ КОМПЛЕКС СМ1700 (АРМ СМ-1700-М)

Заводской № 0191 Год выпуска 19 89

КОНТРОЛЛЕР НМЛ СМ5015

Руководство по эксплуатации

Часть 2

3.057.052 РЭИ

Книга

OldPC.ru

2159

музей компьютеров

Утвержден
3.057.052РЭ-ЛУ

КОНТРОЛЛЕР НМЛ СМ 5015
Руководство по эксплуатации
Часть 2
Приложение
3.057.052РЭI

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
17-1916	Вс - 27.08.25			

OldPC.ru
2159
музей компьютеров

1987

СОДЕРЖАНИЕ

	Стр.
Рис. 1. Максимальная конфигурация подсистемы с одним накопителем, снабженным форматером и тремя исполнительными накопителями	5
Рис. 2. Временная диаграмма ПРОЦЕДУРЫ ПРЕРЫВАНИЯ	5
Рис. 3. Последовательность команды УСТАНОВКА ХАРАКТЕРИСТИК	7
Рис. 4. Последовательность команды ЧТЕНИЕ/ЗАПИСЬ	7
Рис. 5. Схема электрическая структурная контроллера	9
Рис. 6. Схема электрическая расположения контроллера	11
Рис. 7. Передача данных в режиме прямого доступа	13
Рис. 8. Захват ОШ для передачи данных в режиме прямого доступа	13

Перв. примен.

Справ. №

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

① - 87.05.25

3.057.052РЭ1

Изм.	Лист	№ докум.	Подп.	Дата
Разраб.			<i>А.С.Р.</i>	15.05.87
Пров.			<i>Л.В.И.</i>	15.05.87
Н. контр.			<i>Л.С.</i>	21.05.87
Утв.				

КОНТРОЛЛЕР НМЛ СМ 5015
Руководство по эксплуатации. Часть 2
Приложение

Лит.	Стр.	Страниц
	3	15

Максимальная конфигурация подсистемы
с одним накопителем, снабженным форматером
и тремя исполнительными накопителями

ИНТЕРФЕЙС
ОБЩАЯ ШИНА

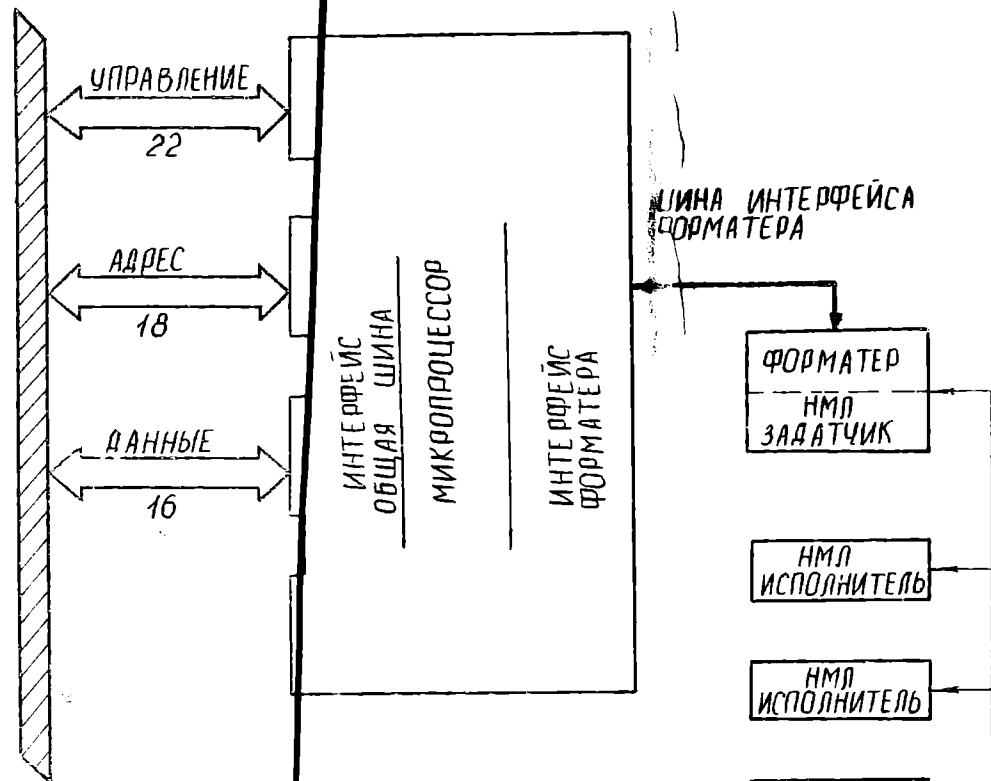


Рис. 1

Временная диаграмма ПРОЦЕДУРЫ ПЕРЕРЫВАНИЯ

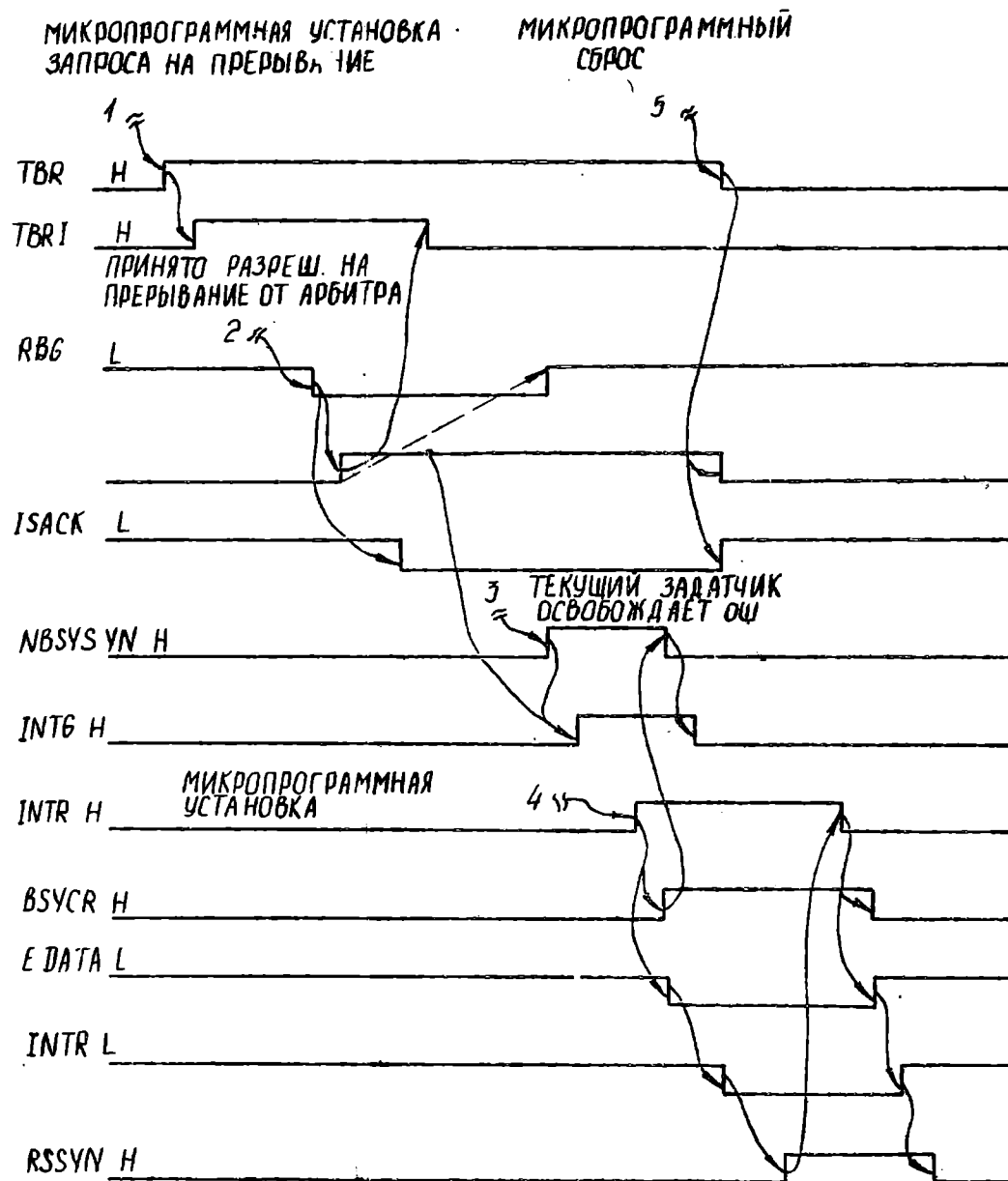


Рис. 2

Изм. № подл. 19-1115
Подп. и дата 27.05.25
Взам. инв. № 1115
Упр. № 1115
Подп. и дата

Изм.	Ист.	№ докум.	Годп.	Дата

3.057.052PЭ1

Стр. 5

Последовательность команды
УСТАНОВКА ХАРАКТЕРИСТИК

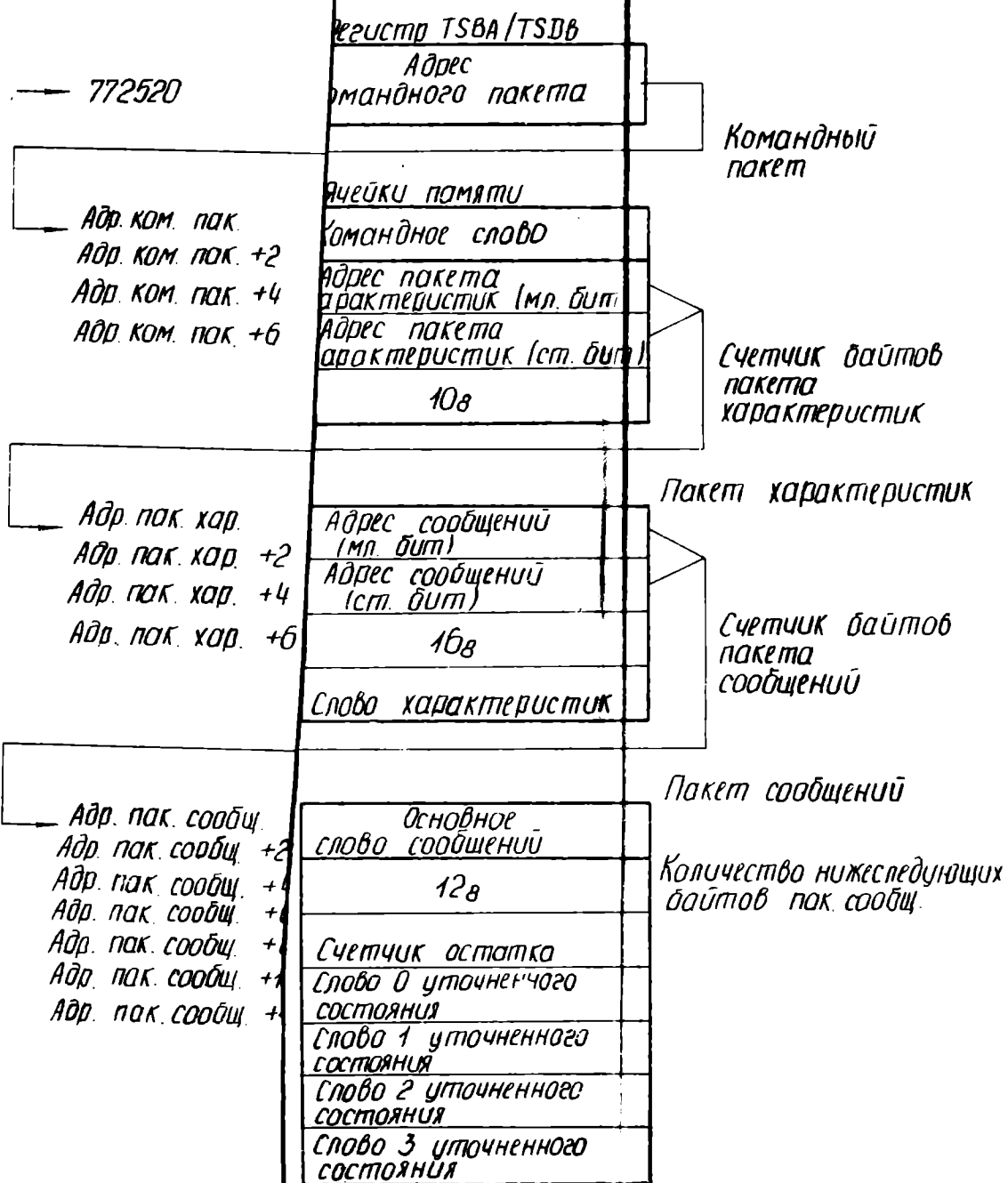


Рис. 3.

Последовательность команды ЧТЕНИЕ/ЗАПИСЬ

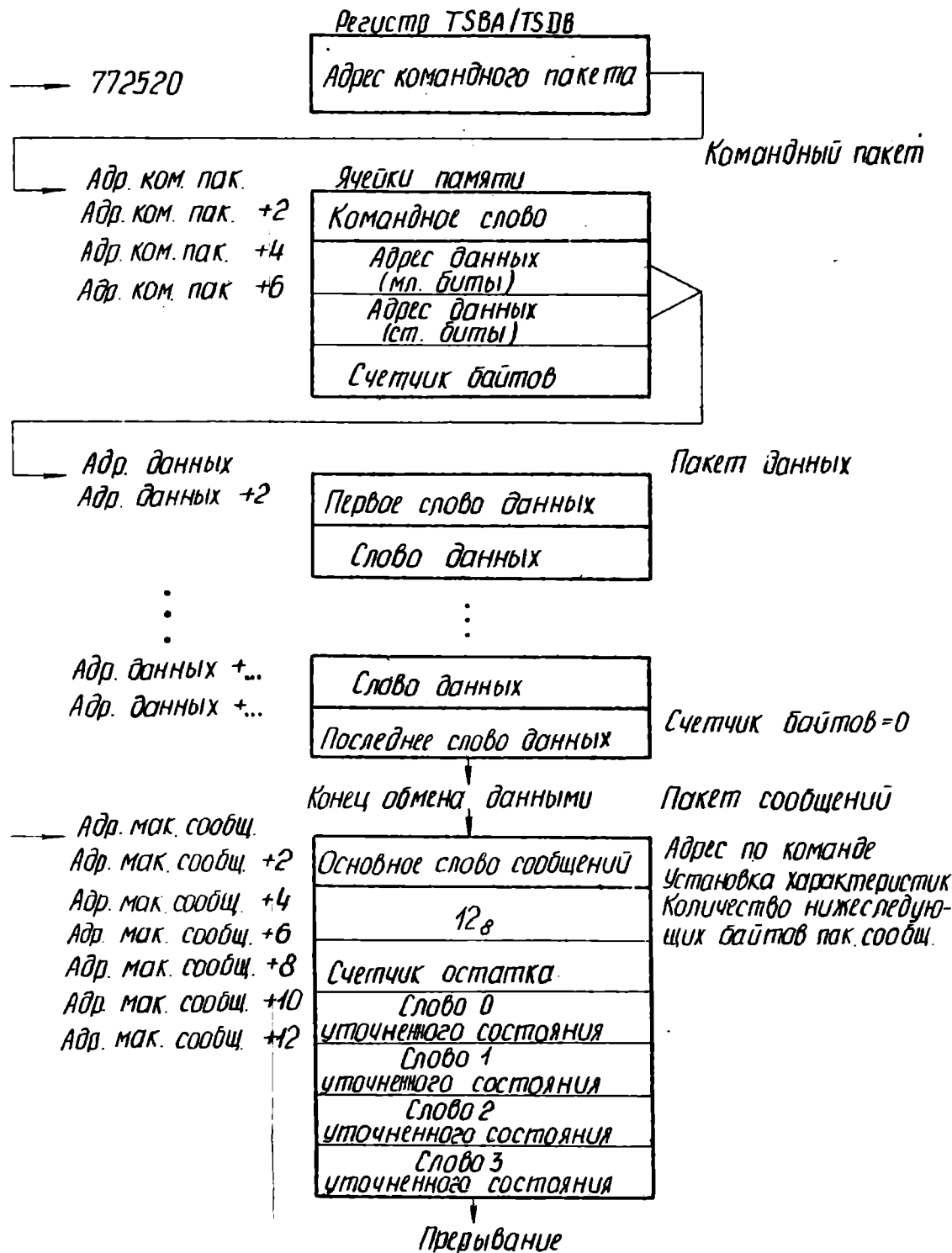


Рис. 4.

Изм. № подл. 11-1715
Изм. № дубл. 31
Взам. инв. № 31-87.05.25
Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

3.057.052PЭI

Стр. 7

Схема электрическая структурная контроллера

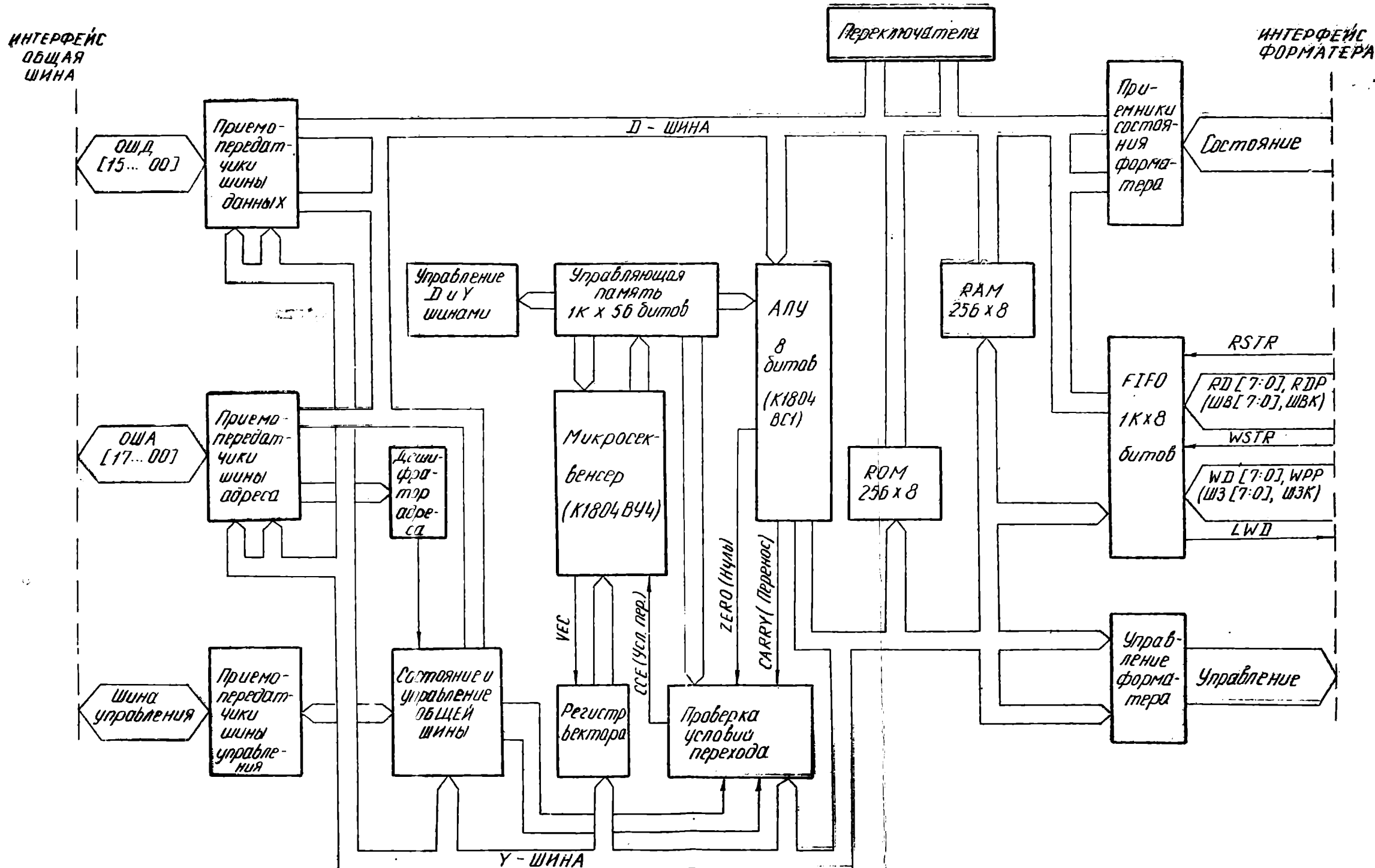


Рис. 5.

Име. № подл.	Подп. и дата
17-1719	31.05.25
Взам. инв. №	Име. № дубл.
Подп. и дата	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

3.057.052РЭ1

Схема электрическая расположения контроллера

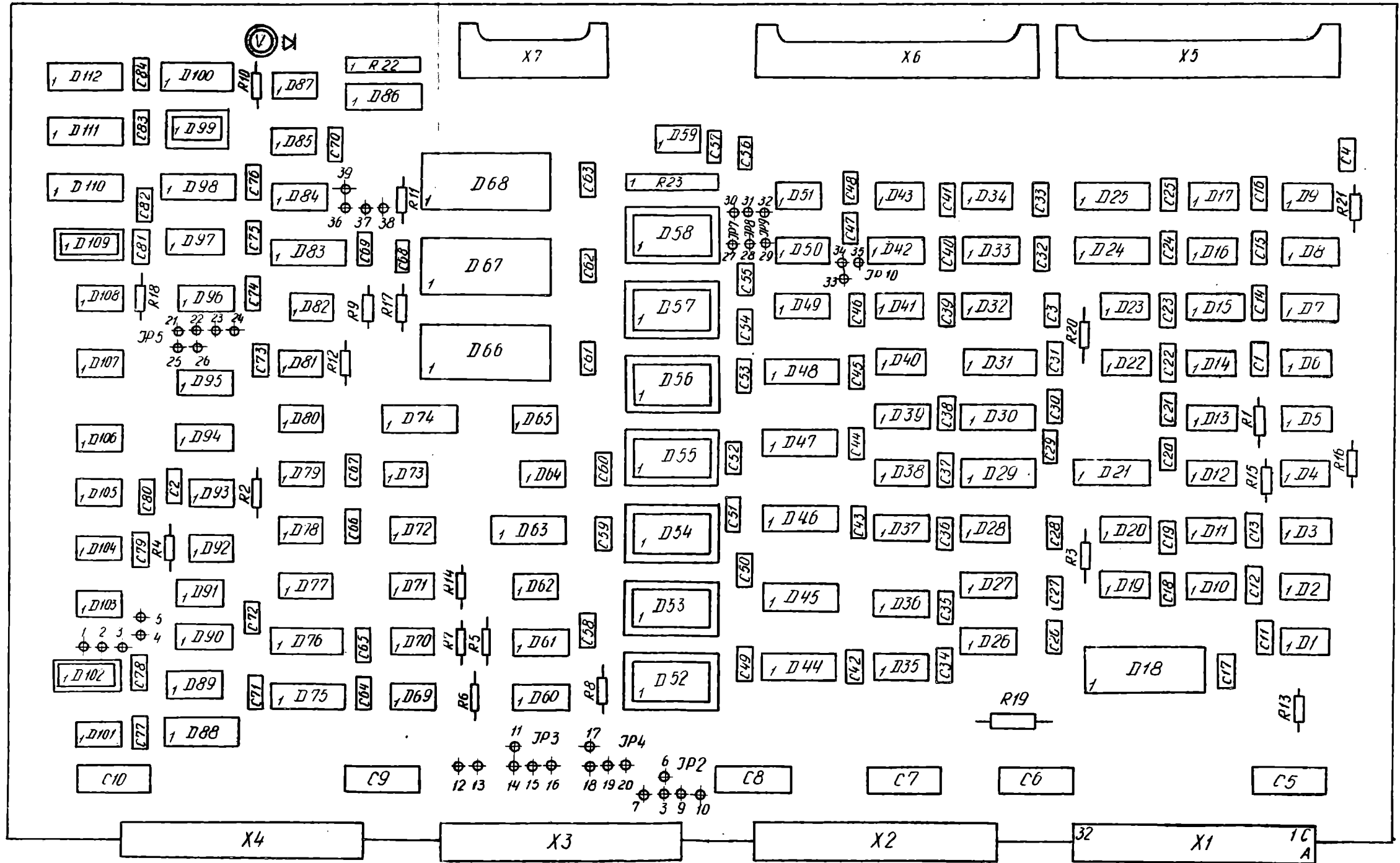


Рис. 6

Имя, № подл. Подп. и дата
 11-1115
 Взам. инв. № Инв. № дубл. Подп. и дата
 31-81.05.25

Передача данных в режиме прямого доступа

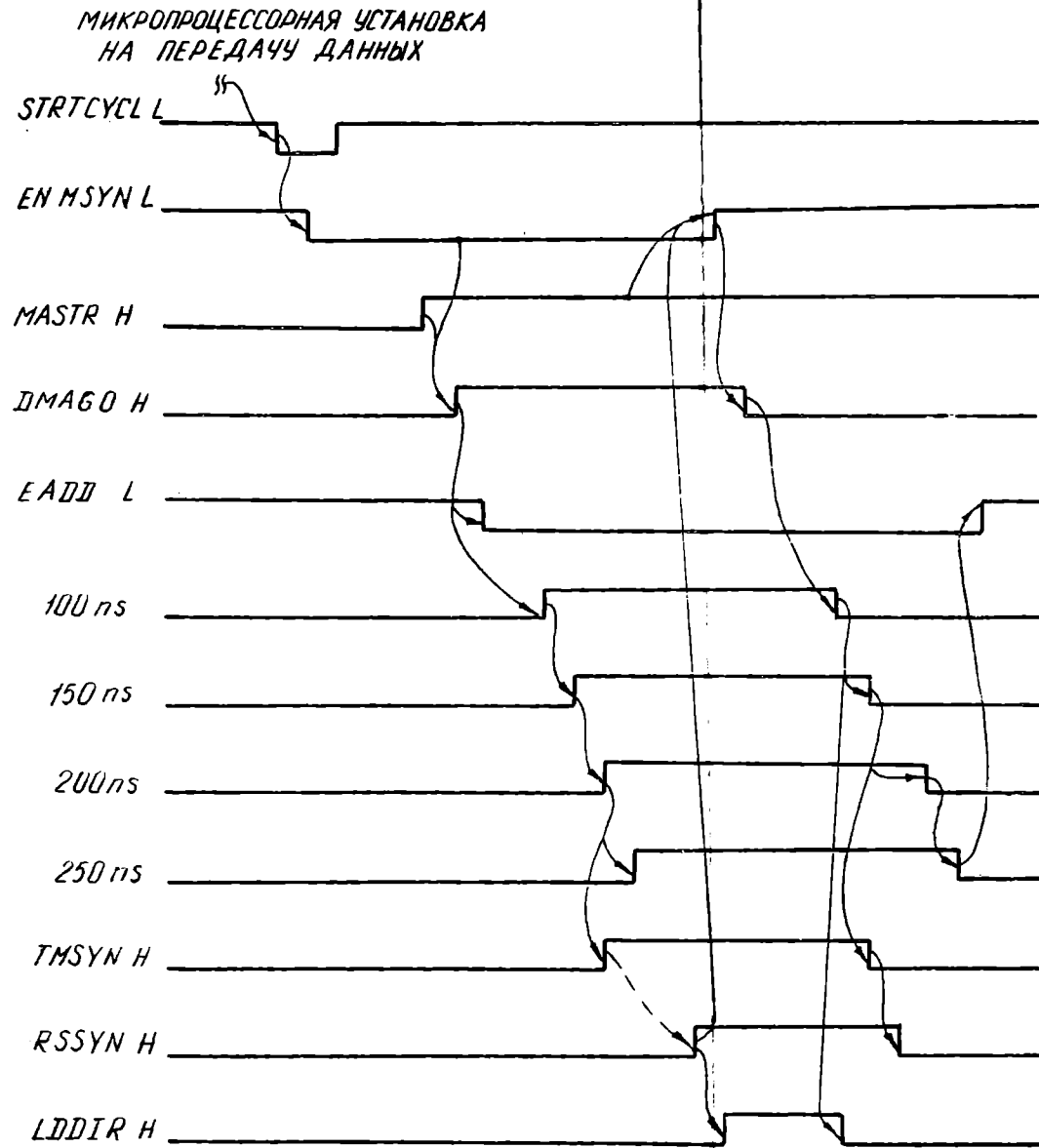


Рис. 7

Захват ОШ для передачи данных в режиме прямого доступа

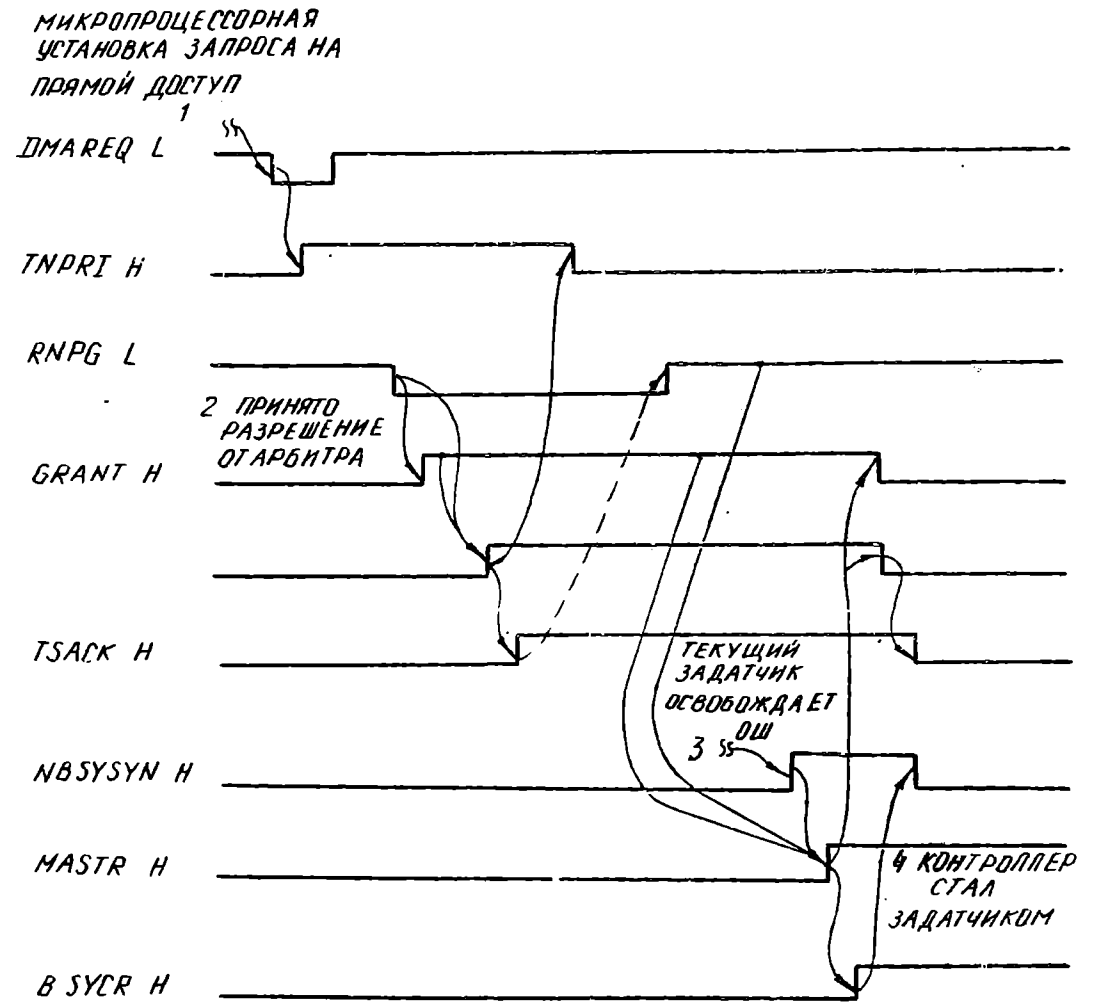


Рис. 8

OldPC.ru
2159
музей компьютеров

Изм. № подл.	Подп. и дата
11-1716	87.05.25
Взам. инв. №	Инв. № дубл.
Подп. и дата	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

3.057.052P3I

Стр.
13

