

УТВЕРЖДЕН

13.00078-01 46 01-1-ЛУ

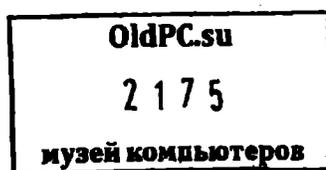
МНОГОУРОВНЕВАЯ СИСТЕМА ПРОГРАММНОГО ДИАГНОСТИРОВАНИЯ
ВЫЧИСЛИТЕЛЬНОГО КОМПЛЕКСА СМ 1700 (МСПД)

ДИАГНОСТИЧЕСКАЯ ПРОГРАММА EVDAC

РУКОВОДСТВО ПО ТЕХНИЧЕСКОМУ ОБСЛУЖИВАНИЮ

13.00078-01 46 01-11

ЛИСТОВ 17



1987

ПЕРВ. ПРИМЕН.
13.00078-01

ЛИТЕРА 0

АННОТАЦИЯ

ДАННЫЙ ДОКУМЕНТ СОДЕРЖИТ ОПИСАНИЕ ДИАГНОСТИЧЕСКОЙ ПРОГРАММЫ EVDAS, ПРЕДНАЗНАЧЕННОЙ ДЛЯ ПРОВЕРКИ АСИНХРОННОГО ПОРТА КОНТРОЛЛЕРА СВЯЗИ МНОГОФУНКЦИОНАЛЬНОГО.

В ДОКУМЕНТЕ ДАНО ПОДРОБНОЕ ОПИСАНИЕ ТЕСТОВ И СЕКЦИЙ ПРОГРАММЫ, ИЗЛОЖЕНЫ ТРЕБОВАНИЯ К ТЕХНИЧЕСКИМ И ПРОГРАММНЫМ СРЕДСТВАМ, ОСНОВНЫЕ ПРОЦЕДУРЫ ЗАДАНИЯ НЕОБХОДИМОЙ КОНФИГУРАЦИИ ТЕХНИЧЕСКИХ СРЕДСТВ, ЗАГРУЗКИ И ЗАПУСКА ПРОГРАММЫ.

СОДЕРЖАНИЕ

1.	ВВЕДЕНИЕ.....	4
2.	ОБЩИЕ УКАЗАНИЯ.....	5
3.	ТРЕБОВАНИЯ К ТЕХНИЧЕСКИМ СРЕДСТВАМ.....	6
4.	ПРОЦЕДУРА ЗАГРУЗКИ И ЗАПУСКА.....	7
5.	ОПИСАНИЕ ФУНКЦИЙ.....	8
5.1.	СООБЩЕНИЯ ОБ ОШИБКАХ.....	9
5.2.	ТЕСТ 1. PER LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ПО ОТДЕЛЬНОЙ ЛИНИИ).....	9
5.3.	ТЕСТ 2. DMA, PER LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ПО ОТДЕЛЬНОЙ ЛИНИИ ПРИ РАБОТЕ В РЕЖИМЕ ПО ПРЯМОМУ ДОСТУПУ В ПАМЯТЬ).....	10
5.4.	ТЕСТ 3. MULTIPLE LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ОДНОВРЕМЕННО ПО МНОГИМ ЛИНИЯМ).....	11
5.5.	ТЕСТ 4. MODEM SIGNAL LOOPBACK TEST (ТЕСТ ЗАЦИКЛИВАНИЯ УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА).....	12
5.6.	ТЕСТ 5. EXTERNAL DATA LOOPBACK TEST (ТЕСТ ВНЕШНЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ЧЕРЕЗ ЗАГЛУШКУ ОДНОКАНАЛЬНУЮ МОДЕМНУЮ).....	13
5.7.	ТЕСТ 6. EXTERNAL DATA LINK TEST (ТЕСТ ВНЕШНЕГО	

ЗАЦИКЛИВАНИЯ ДАННЫХ)..... 14

1. ВВЕДЕНИЕ

ДАННАЯ ЧАСТЬ РУКОВОДСТВА ПРЕДНАЗНАЧЕНА ДЛЯ РАБОТЫ С НАБОРОМ ДИАГНОСТИЧЕСКИХ ПРОГРАММ, ПРОВЕРКИ РАБОТОСПОСОБНОСТИ И ПОИСКА НЕИСПРАВНОСТЕЙ В БАЗОВЫХ КОНФИГУРАЦИЯХ ВЫЧИСЛИТЕЛЬНЫХ КОМПЛЕКСОВ СМ 1700.

ВЕСЬ НАБОР ДИАГНОСТИЧЕСКИХ ПРОГРАММ ДЕЛИТСЯ НА ЧЕТЫРЕ УРОВНЯ, КАЖДЫЙ ИЗ КОТОРЫХ ОТЛИЧАЕТСЯ ПО СПОСОБУ ЗАГРУЗКИ ПРОГРАММЫ ИСПОЛЬЗУЕМЫМ ТЕХНИЧЕСКИМ И ПРОГРАММНЫМ СРЕДСТВАМ. ДЛЯ ПРАВИЛЬНОГО И ПОЛНОГО ИСПОЛЬЗОВАНИЯ ВОЗМОЖНОСТЕЙ ДИАГНОСТИЧЕСКИХ ПРОГРАММ ПОЛЬЗОВАТЕЛЬ ДОЛЖЕН ПОДРОБНО ОЗНАКОМИТЬСЯ СО СЛЕДУЮЩИМИ ДОКУМЕНТАМИ:

1) МНОГОУРОВНЕВАЯ СИСТЕМА ПРОГРАММНОГО ДИАГНОСТИРОВАНИЯ ВЫЧИСЛИТЕЛЬНОГО КОМПЛЕКСА СМ 1700. ОПИСАНИЕ ПРОГРАММЫ.
1Э.00078-01 13 01;

2) МНОГОУРОВНЕВАЯ СИСТЕМА ПРОГРАММНОГО ДИАГНОСТИРОВАНИЯ ВЫЧИСЛИТЕЛЬНОГО КОМПЛЕКСА СМ 1700. РУКОВОДСТВО ОПЕРАТОРА.
1Э.00078-01 34 01.

В ДАННОЙ ЧАСТИ РУКОВОДСТВА ПРИВЕДЕНО ОПИСАНИЕ АВТОНОМНОЙ ДИАГНОСТИЧЕСКОЙ ПРОГРАММЫ EVDAS.

2. ОБЩИЕ УКАЗАНИЯ

ПРОГРАММА EVDAS УРОВНЯ 2R ПРЕДНАЗНАЧЕНА ДЛЯ ПРОВЕРКИ РАБОТОСПОСОБНОСТИ АСИНХРОННОГО ПОРТА КОНТРОЛЛЕРА СВЯЗИ МНОГОФУНКЦИОНАЛЬНОГО (МКС). ПРОГРАММА СОСТОИТ ИЗ ШЕСТИ ТЕСТОВ:

ТЕСТ 1: PER LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ПО ОТДЕЛЬНОЙ ЛИНИИ);

ТЕСТ 2: DMA, PER LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ПО ОТДЕЛЬНОЙ ЛИНИИ ПРИ РАБОТЕ В РЕЖИМЕ ПРЯМОГО ДОСТУПА В ПАМЯТЬ);

ТЕСТ 3: MULTIPLE LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ОДНОВРЕМЕННО ПО МНОГИМ ЛИНИЯМ);

ТЕСТ 4: MODEM SIGNAL LOOPBACK TEST (ТЕСТ ЗАЦИКЛИВАНИЯ УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА);

ТЕСТ 5: EXTERNAL DATA LOOPBACK TEST (ТЕСТ ВНЕШНЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ЧЕРЕЗ ЗАГЛУШКУ ОДНОКАНАЛЬНУЮ МОДЕМНУЮ);

ТЕСТ 6: EXTERNAL DATA LINK TEST (ТЕСТ ВНЕШНЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ).

3. ТРЕБОВАНИЯ К ТЕХНИЧЕСКИМ СРЕДСТВАМ

ДЛЯ ОСУЩЕСТВЛЕНИЯ ПРОВЕРКИ РАБОТОСПОСОБНОСТИ
АСИНХРОННОГО ПОРТА МКС ТРЕБУЕТСЯ СЛЕДУЮЩАЯ МИНИМАЛЬНАЯ
КОНФИГУРАЦИЯ ТЕХНИЧЕСКИХ СРЕДСТВ:

- ПРОЦЕССОР СМ 1700;
- ПАМЯТЬ (МИНИМУМ 128 КБАЙТ);
- КОНТРОЛЛЕР СВЯЗИ МНОГОФУНКЦИОНАЛЬНЫЙ.

ДОПОЛНИТЕЛЬНОЕ ОБОРУДОВАНИЕ:

- ЗАГЛУШКА ОДНОКАНАЛЬНАЯ МОДЕМНАЯ;
- ПАНЕЛЬ ТЕСТОВАЯ;
- МОДЕМ.

ДЛЯ РАБОТЫ С ДИАГНОСТИЧЕСКОЙ ПРОГРАММОЙ EVDAC
НЕОБХОДИМЫ СЛЕДУЮЩИЕ ПРОГРАММНЫЕ СРЕДСТВА:

- ОПЕРАЦИОННАЯ СИСТЕМА МС С ВП;
- ДИАГНОСТИЧЕСКИЙ СУПЕРВИЗОР.

13.00078-01 46 01-11

4. ПРОЦЕДУРА ЗАГРУЗКИ И ЗАПУСКА

ПРОЦЕДУРА ПРИСОЕДИНЕНИЯ АСИНХРОННОГО ПОРТА
 МУЛЬТИПЛЕКСОРА МКС И ЗАПУСК ПРОГРАММЫ EVDAC ВЫПОЛНЯЕТСЯ
 СЛЕДУЮЩИМ ОБРАЗОМ:

```

DS> ATT DMF32A HUB TXA ; ПРИСОЕДИНЕНИЕ МКС
                          ; К ОБЩЕЙ ШИНЕ
; ПАРАМЕТРЫ ПРИСОЕДИНЕНИЯ
CSR? 760340 ; АДРЕС CSR
VECTOR? 300 ; АДРЕС ВЕКТОРА
BR? 5 ; УРОВЕНЬ ПРЕРЫВАНИЯ (3-5)
ACTIVE LINES? N ; N-ПРОВЕРЯЕМЫЕ ЛИНИИ
                  ; (0-377), ГДЕ
                  ; БИТ 0-ЛИНИЯ 0
                  ; БИТ 1-ЛИНИЯ 1 И ТАК ДАЛЕЕ
BAUD RATE? 9600 ; СКОРОСТЬ ПЕРЕДАЧИ ДАННЫХ
LOOPBACK TYPE? INTERNAL ; ТИП ОБРАТНОЙ СВЯЗИ: INTERNAL,
                        ; H3248, LOCAL-MODEM,
                        ; PROGRAMMABLE_MODEM
                        ; (СМ. ДИАГНОСТИЧЕСКАЯ ПРОГРАММА
                        ; EVDLA ОПИСАНИЕ ПРИМЕНЕНИЯ
                        ; 13.00078-01 46 01-7 ПРИЛОЖЕНИЕ)
UNIBUS INIT JUMPER? YES ; ИСПОЛЬЗОВАНИЕ ПЕРЕХОДНИКА
DS> SEL TXA ; ВЫБОР АССИНХРОННОГО ПОРТА
              ; ДЛЯ ПРОВЕРКИ
DS> RUN EVDAC ; ЗАПУСК ПРОГРАММЫ
  
```

П Р И М Е Ч А Н И Я :

1. ЛИНИЯ СВЯЗИ ТЕРМИНАЛА, С КОТОРОГО ОСУЩЕСТВЛЯЕТСЯ
 ЗАПУСК ПРОГРАММЫ, НЕ УКАЗЫВАЕТСЯ В КАЧЕСТВЕ ПРОВЕРЯЕМОЙ.

13.00078-01 46 01-11

2. ЛИНИЯ СВЯЗИ ТЕРМИНАЛА, ЗАНЯТОГО ДРУГИМ ПОЛЬЗОВАТЕЛЕМ, НЕ УКАЗЫВАЕТСЯ В КАЧЕСТВЕ ПРОВЕРЯЕМОЙ.

3. В СЛУЧАЕ ИСПОЛЬЗОВАНИЯ ДОПОЛНИТЕЛЬНЫХ СОЕДИНИТЕЛЕЙ И МОДЕМОВ В КАЧЕСТВЕ ПРОВЕРЯЕМЫХ УКАЗЫВАЮТСЯ ТОЛЬКО ТЕ ЛИНИИ, НА КОТОРЫХ ОНИ УСТАНОВЛЕНЫ.

4. ПЕРЕД ПРОГОНОМ ДИАГНОСТИЧЕСКОЙ ПРОГРАММЫ EVDAC НЕОБХОДИМО УСТАНОВИТЬ ПАКЕТЫ ПЕРЕКЛЮЧАТЕЛЕЙ 1, 2 И 3 РАСПРЕДЕЛИТЕЛЬНОЙ ПАНЕЛИ МКС В СООТВЕТСТВУЮЩЕЕ ПОЛОЖЕНИЕ (СМ. 13.00078-01 46 01-7 ПРИЛОЖЕНИЕ).

5. ОПИСАНИЕ ФУНКЦИЙ

ПРОГРАММА EVDAC ДИАГНОСТИРОВАНИЯ АСИНХРОННОГО ПОРТА МКС СОСТОИТ ИЗ ШЕСТИ ТЕСТОВ. ТЕСТЫ С 1 ПО 5 НАХОДЯТСЯ В СЕКЦИИ DEFAULT И ВЫПОЛНЯЮТСЯ ПРИ ЗАПУСКЕ ПРОГРАММЫ ПО УМОЛЧАНИЮ. ДЛЯ ЗАПУСКА ТЕСТА 6 ТРЕБУЕТСЯ УКАЗАТЬ СЕКЦИЮ LINK:

```
DS> RUN EVDAC/SEC:LINK
```

ТЕСТ 6 В ПРОЦЕССЕ ПРОХОЖДЕНИЯ ТРЕБУЕТ ВМЕШАТЕЛЬСТВА СО СТОРОНЫ ОПЕРАТОРА. ТЕСТЫ 1, 2 И 3 ПРОВЕРЯЮТ ТОЛЬКО ЛИНИИ 0 И 1.

ПОРЯДОК ПРОХОЖДЕНИЯ ТЕСТОВ ПРОГРАММЫ ОПРЕДЕЛЯЕТСЯ ВЫБОРОМ МЕТОДА (РЕЖИМА) ЗАЦИКЛИВАНИЯ ДАННЫХ, ОПИСАННЫХ В ТАБЛИЦЕ:

МЕТОД ЗАЦИКЛИВАНИЯ ДАННЫХ	! ВЫПОЛНЯЕМЫЕ ТЕСТЫ	
	! ЛИНИИ 0,1	! ЛИНИИ 2-7
INTERNAL WRAP	! 1-3	! -
HS248	! 1-6	! 5-6
LOCAL_MODEM	! 1-3,6	! -
PROGRAMMABLE_MODEM	! 1-3,6	! -

13.00078-01 46 01-11

ПРИМЕЧАНИЕ. ПРОГРАММА EVDAC ПРОВЕРЯЕТ ТОЛЬКО
ДУПЛЕКСНЫЕ КАНАЛЫ СВЯЗИ.

5.1. СООБЩЕНИЯ ОБ ОШИБКАХ

ПРИ ОБНАРУЖЕНИИ ОШИБОК (СИСТЕМНЫХ, ОБОРУДОВАНИЯ,
УСТРОЙСТВА) НА ТЕРМИНАЛ ОПЕРАТОРА ВЫВОДИТСЯ СООТВЕТСТВУЮЩЕЕ
СООБЩЕНИЕ. ДИАГНОСТИЧЕСКИЙ СУПЕРВИЗОР СОЗДАЕТ СТАНДАРТНОЕ
СООБЩЕНИЕ ОБ ОШИБКЕ, КОТОРОЕ СОДЕРЖИТ: ИМЯ ПРОВЕРЯЕМОГО
УСТРОЙСТВА И ПРОГРАММЫ; НОМЕР ТЕСТА, ПОДТЕСТА И ОШИБКИ;
КЛАСС ОШИБКИ, А ТАКЖЕ НЕКОТОРЫЕ ДРУГИЕ ДОПОЛНИТЕЛЬНЫЕ
СВЕДЕНИЯ.

ПРИМЕР.

```
*****          EVDAC MKC 2R DIAG          *****
PASS 1,TEST 1,SUBTEST 0,ERROR 8, 10-OCT-1980 10:07:12
HARD ERROR WHILE TESTING TXA: DATA COMPARE ERROR
FOR LINE: 00
*****          END OF HARD ERROR NUMBER 8          *****
```

ОПИСАНИЕ ОШИБОК С УКАЗАНИЕМ СООТВЕТСТВУЮЩЕГО НОМЕРА
ОШИБКИ ДАЮТСЯ В КАЖДОМ ТЕСТЕ ПРОГРАММЫ.

5.2. ТЕСТ 1. PER LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ПО ОТДЕЛЬНОЙ ЛИНИИ)

В РЕЖИМЕ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ СООБЩЕНИЕ,
ПЕРЕДАВАЕМОЕ ПО ВСЕМ ПРОВЕРЯЕМЫМ ЛИНИЯМ, СОСТОИТ ИЗ 2-Х
ЧАСТЕЙ - УПРАВЛЯЮЩЕГО СИМВОЛА, С ПОМОЩЬЮ КОТОРОГО СОЗДАЮТСЯ
БУФЕРЫ ПРЕДВАРИТЕЛЬНОГО ВВОДА И ИНФОРМАЦИОННОЙ ЧАСТИ
СООБЩЕНИЯ.

ТЕСТ 1 ПРОВЕРЯЕТ ТОЛЬКО ЛИНИИ 0 И 1. ВМЕШАТЕЛЬСТВО

ОПЕРАТОРА В ПРОХОЖДЕНИЕ ТЕСТА НЕ ТРЕБУЕТСЯ.

ОШИБКИ:

- 01 - ОШИБКА ПРИ ПОСТАНОВКЕ В ОЧЕРЕДЬ ЗАПРОСА ВВОДА-ВЫВОДА;
- 02 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ ОБРАЗОВАНИИ РЕЖИМА ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ;
- 03 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ ОЧИСТКЕ БУФЕРА ПРЕДВАРИТЕЛЬНОГО ВВОДА;
- 04 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ УСТАНОВКЕ СКОРОСТИ;
- 05 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ ЗАПИСИ УПРАВЛЯЮЩЕГО СИМВОЛА СООБЩЕНИЯ;
- 06 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ ЗАПИСИ ИНФОРМАЦИОННОЙ ЧАСТИ СООБЩЕНИЯ;
- 07 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ ЧТЕНИИ СТРОКИ СООБЩЕНИЯ;
- 08 - СТРОКА СООБЩЕНИЙ НЕ СОВПАДАЕТ С ПЕРЕДАННОЙ СТРОКОЙ СООБЩЕНИЯ;
- 09 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ QIO ПРИ БЛОКИРОВКЕ ЗАЦИКЛИВАНИЯ ДАННЫХ.

5.3. ТЕСТ 2. DMA, PER LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ПО ОТДЕЛЬНОЙ ЛИНИИ ПРИ РАБОТЕ В РЕЖИМЕ ПО ПРЯМОМУ ДОСТУЛУ В ПАМЯТЬ)

ТАК КАК РАЗМЕР БУФЕРА ПРЕДВАРИТЕЛЬНОГО ВВОДА РАВЕН 80 СИМВОЛАМ, А МИНИМАЛЬНОЕ КОЛИЧЕСТВО СИМВОЛОВ ПРИ ПЕРЕДАЧЕ ПО ПДП РАВНО 64 СИМВОЛА, ТО КОЛИЧЕСТВО ПЕРЕДАВАЕМЫХ СИМВОЛОВ ДОЛЖНО НАХОДИТСЯ В ПРЕДЕЛАХ:

64 < СООБЩЕНИЕ < 80.

ПЕРЕДАВАЕМОЕ ТЕСТОМ СООБЩЕНИЕ СОСТОИТ ИЗ 70 СИМВОЛОВ.
В РЕЖИМЕ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ СООБЩЕНИЕ СОСТОИТ
ИЗ 2-Х ЧАСТЕЙ - УПРАВЛЯЮЩЕГО СИМВОЛА, С ПОМОЩЬЮ КОТОРОГО
СОЗДАЮТСЯ БУФЕРЫ ПРЕДВАРИТЕЛЬНОГО ВВОДА И ИНФОРМАЦИОННОЙ
ЧАСТИ.

ВМЕШАТЕЛЬСТВО ОПЕРАТОРА В ПРОХОЖДЕНИЕ ТЕСТА НЕ
ТРЕБУЕТСЯ.

ПРИ ВЫПОЛНЕНИИ ТЕСТА РЕГИСТРИРУЮТСЯ ТЕ ЖЕ ОШИБКИ, ЧТО И
В ТЕСТЕ 1.

5.4. ТЕСТ 3. MULTIPLE LINE INTERNAL DATA LOOPBACK TEST (ТЕСТ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ОДНОВРЕМЕННО ПО МНОГИМ ЛИНИЯМ)

ТЕСТ 3 ПРЕДНАЗНАЧЕН ДЛЯ ОБНАРУЖЕНИЯ ОШИБОК, ВОЗНИКАЮЩИХ
ПРИ ПЕРЕДАЧИ СООБЩЕНИЯ ОДНОВРЕМЕННО ПО ВСЕМ ПРОВЕРЯЕМЫМ
ЛИНИЯМ В РЕЖИМЕ ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ.

ТЕСТ ПРОВЕРЯЕТ ТОЛЬКО ЛИНИИ 0 И 1.

ОШИБКИ:

- 01 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОБРАЗОВАНИИ
РЕЖИМА ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ;
- 02 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОЧИСТКЕ
БУФЕРА ПРЕДВАРИТЕЛЬНОГО ВВОДА;
- 03 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ УСТАНОВКЕ
СКОРОСТИ;
- 04 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЗАПИСИ
УПРАВЛЯЮЩЕГО СООБЩЕНИЯ;
- 05 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЗАПИСИ
ИНФОРМАЦИОННОЙ ЧАСТИ СООБЩЕНИЯ;
- 06 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ СТРОКИ

СООБЩЕНИЯ;

07 - СТРОКА СООБЩЕНИЯ НЕ СОВПАДАЕТ С ПЕРЕДАННОЙ СТРОКОЙ

СООБЩЕНИЯ;

08 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ БЛОКИРОВКЕ
ЗАЦИКЛИВАНИЯ ДАННЫХ.

5.5. ТЕСТ 4. MODEM SIGNAL LOOPBACK TEST (ТЕСТ
ЗАЦИКЛИВАНИЯ УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА)

ТЕСТ 4 БУДЕТ АВАРИЙНО ЗАВЕРШЕН, ЕСЛИ НЕВЕРНО ВЫБРАН
МЕТОД ЗАЦИКЛИВАНИЯ ДАННЫХ (СМ. ТАБЛИЦУ).

ПРОВЕРЯЮТСЯ ВСЕ УПРАВЛЯЮЩИЕ СИГНАЛЫ МОДЕМА (БИТЫ
РЕГИСТРОВ), ПОДДЕРЖИВАЕМЫЕ ОПЕРАЦИОННОЙ СИСТЕМОЙ.

ТЕСТ ПРЕДНАЗНАЧЕН ДЛЯ ПРОВЕРКИ ТОЛЬКО ЛИНИЙ 0 И 1.

ОШИБКИ:

01 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОЧИСТКЕ
РЕГИСТРОВ УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА;

02 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ
УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА;

03 - СИГНАЛЫ МОДЕМА НЕ ОЧИЩЕНЫ;

04 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ УСТАНОВКЕ
УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА ПЕРЕДАЧИ;

05 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ
УПРАВЛЯЮЩИХ СИГНАЛОВ МОДЕМА;

06 - ПРИНЯТЫЕ СИГНАЛЫ МОДЕМА НЕВЕРНЫ;

07 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ УСТАНОВКЕ
РЕЖИМА ЗАЦИКЛИВАНИЯ ДАННЫХ В МПД32;

08 - УПРАВЛЯЮЩИЕ СИГНАЛЫ РЕГИСТРА СОСТОЯНИЯ МОДЕМА
ОШИБОЧНЫ ИЗ-ЗА ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ.

5.6. ТЕСТ 5. EXTERNAL DATA LOOPBACK TEST (ТЕСТ
ВНЕШНЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ ЧЕРЕЗ ЗАГЛУШКУ
ОДНОКАНАЛЬНУЮ МОДЕМНУЮ)

ТЕСТ 5 БУДЕТ АВАРИЙНО ЗАВЕРШЕН, ЕСЛИ НЕВЕРНО ВЫБРАН
МЕТОД ЗАЦИКЛИВАНИЯ ДАННЫХ (СМ. ТАБЛИЦУ).

В ТЕСТЕ СРАВНИВАЮТСЯ ПЕРЕДАННЫЕ И ПОЛУЧЕННЫЕ ДАННЫЕ ПО
ВСЕМ ЛИНИЯМ, ВЫБРАННЫМ ОПЕРАТОРОМ ДЛЯ ПРОВЕРКИ.

О ЛЮБОМ РАСХОЖДЕНИИ ВЫДАЕТСЯ СООБЩЕНИЕ ОПЕРАТОРУ. ДО
ЗАПУСКА ТЕСТА НЕОБХОДИМО УСТАНОВИТЬ ДОПОЛНИТЕЛЬНОЕ
ОБОРУДОВАНИЕ - ЗАГЛУШКУ ОДНОКАНАЛЬНУЮ МОДЕМНУЮ.

П Р И М Е Ч А Н И Е . ДЛЯ ТЕСТОВ 4 И 5 ПРЕДУСМОТРЕНО
ИСПОЛЬЗОВАНИЕ ФЛАГОВ СОБЫТИЙ 20 И 21:

SET EVENT FLAG 20 - ДЛЯ ПОЛУЧЕНИЯ ЗАДЕРЖКИ МЕЖДУ ЛИНИЯМИ;
SET EVENT FLAG 21 - ДЛЯ ПОЛУЧЕНИЯ ЗАДЕРЖКИ МЕЖДУ МОДУЛЯМИ.

ОШИБКИ:

- 01 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ УСТАНОВКЕ
СКОРОСТИ;
- 02 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОБРАЗОВАНИИ
РЕЖИМА ЗАЦИКЛИВАНИЯ ДАННЫХ;
- 03 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОЧИСТКЕ
БУФЕРА ПРЕДВАРИТЕЛЬНОГО ВВОДА;
- 04 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЗАПИСИ
УПРАВЛЯЮЩЕГО СИМВОЛА СООБЩЕНИЯ;
- 05 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЗАПИСИ
ИНФОРМАЦИОННОЙ ЧАСТИ СООБЩЕНИЯ;
- 06 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ СТРОКИ
СООБЩЕНИЯ;
- 07 - СТРОКА СООБЩЕНИЯ НЕ СОВПАДАЕТ С ПЕРЕДАННОЙ СТРОКОЙ
СООБЩЕНИЯ.

5.7. ТЕСТ 6. EXTERNAL DATA LINK TEST (ТЕСТ ВНЕШНЕГО
ЗАЦИКЛИВАНИЯ ДАННЫХ)

ДЛЯ ЗАПУСКА ТЕСТА 6 НЕОБХОДИМО УКАЗАТЬ СЕКЦИЮ LINK.

DS> RUN EVDAC/SEC:LINK

ТЕСТ БУДЕТ АВАРИЙНО ЗАВЕРШЕН, ЕСЛИ ВЫБРАН МЕТОД
ВНУТРЕННЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ - INTERNAL.

В ТЕСТЕ СРАВНИВАЮТСЯ ПЕРЕДАННЫЕ И ПОЛУЧЕННЫЕ ДАННЫЕ ДЛЯ
ВСЕХ ПРОВЕРЯЕМЫХ ЛИНИЙ. О ЛЮБОМ РАСХОЖДЕНИИ ВЫДАЕТСЯ
СООБЩЕНИЕ ОПЕРАТОРУ.

ТЕСТ ТРЕБУЕТ ВМЕШАТЕЛЬСТВА ОПЕРАТОРА. В СЛУЧАЕ
ЗАЦИКЛИВАНИЯ СИГНАЛОВ МОДЕМА, НА ЭКРАНЕ ПОЯВЛЯЮТСЯ
СООБЩЕНИЯ:

SET LOOPBACK ON MODEM (S) FOR UNIT 000. TYPE <Y> <CR>
WHEN READY [(NO), YES].Y

(УСТАНОВИТЕ ОБРАТНУЮ СВЯЗЬ НА МОДЕМЕ.

НАЖМИТЕ КЛАВИШУ <Y> <CR>, КОГДА ВСЕ ГОТОВО).

WAITING 5 SECONDS FOR MODEM LOOPBACK TO SETTLE...

(ЖДИТЕ 5 СЕКУНД ДО УСТАНОВКИ ОБРАТНОЙ СВЯЗИ МОДЕМА).

ПРИ ЗАЦИКЛИВАНИИ ДАННЫХ ПО ЛИНИЯМ (БЕЗ ИСПОЛЬЗОВАНИЯ
МОДЕМОВ) ВЫДАЕТСЯ СООБЩЕНИЕ: "DIAL ANY NUMBERS, MAKE ALL
CONNECTIONS NOW FOR LINE 000" "TYPE <Y> <CR> WHEN READY
[(NO), YES]" (НАБЕРИТЕ НЕСКОЛЬКО НОМЕРОВ, УСТАНОВИТЕ ВСЕ
СОЕДИНЕНИЯ ДЛЯ ЛИНИИ 000. НАЖМИТЕ КЛАВИШИ <Y> <CR>, КОГДА
ВСЕ ГОТОВО).

П Р И М Е Ч А Н И Е . ТЕСТ МОЖЕТ ПРОВЕРЯТЬ МКС,
СОЕДИНЕННЫЙ С ДРУГИМ МКС (ВОЗМОЖНО В ТОЙ ЖЕ СИСТЕМЕ),
КОТОРЫЙ ПРОВЕРЯЕТСЯ ПРОГРАММОЙ EVDAC.

ОШИБКИ:

01 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОБРАЗОВАНИИ

РЕЖИМА ВНЕШНЕГО ЗАЦИКЛИВАНИЯ ДАННЫХ;

- 02 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ОЧИСТКЕ БУФЕРА ПРЕДВАРИТЕЛЬНОГО ВВОДА;
- 03 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ УСТАНОВКЕ СКОРОСТИ;
- 04 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЗАПИСИ УПРАВЛЯЮЩЕГО СИМВОЛА СООБЩЕНИЯ;
- 05 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЗАПИСИ ИНФОРМАЦИОННОЙ ЧАСТИ СООБЩЕНИЯ;
- 06 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ СТРОКИ СООБЩЕНИЯ;
- 07 - ТАЙМ-АУТ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ СООБЩЕНИЯ;
- 08 - НЕУСПЕШНОЕ ВЫПОЛНЕНИЕ ДИРЕКТИВЫ Q10 ПРИ ЧТЕНИИ СТРОКИ СООБЩЕНИЯ;
- 09 - СТРОКА СООБЩЕНИЯ НЕ СОВПАДАЕТ С ПЕРЕДАННОЙ СТРОКОЙ СООБЩЕНИЯ.

