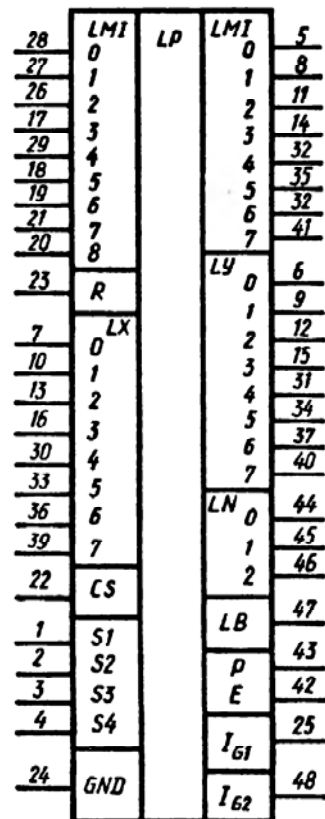


# K583BM1, KP583BM1

Микросхемы представляют собой логический микропроцессор и предназначены для построения устройств формирования приоритета, устройств логической обработки битовой и байтовой информации, устройств перекодировки информации. В состав ИС входят 5 информационных магистралей: 8-разрядное логическое устройство, восемь 8-разрядных регистров общего назначения (РОН); 8-разрядный регистр маски и схема маскирования; регистры магистралей; 3-разрядный регистр приоритета и схема приоритета; 3-разрядный регистр внешнего номера РОН; 9-разрядный регистр микрокоманд; регистр остаточного управления, состоящий из 3-разрядного регистра внутреннего указателя РОН и 3-разрядного регистра адреса бит; одноразрядный регистр выборки кристалла. Содержат 10800 интегральных элементов. Корпус типа 4134.48-2, масса не более 7 г и 2205.48-1, масса не более 5 г.



Условное графическое обозначение  
K583BM1, KP583BM1

Назначение выводов: 1 — вход синхросигнала приема микрокоманд; 2 — вход синхросигнала исполнения микрокоманды; 3 — вход синхросигнала выдачи информации в LB и LM; 4 — вход синхросигнала выдачи информации в LN; 5, 8, 11, 14, 32, 35, 38, 41 — входы/выходы двунаправленной 8 — разрядной магистрали данных; 6, 9, 12, 15, 31, 34, 37, 40 — выходы 8 — разрядной магистрали данных; 7, 10, 13, 16, 30, 33, 36, 39 — входы 8 — разрядной магистрали данных; 17, 18, 19, 20, 21, 26...29 — входы 9 — разрядной шины микрокоманд; 22 — вход сигнала разрешения работы микросхемы (выбор кристалла); 24 — общий; 25 — вход инжектора 1; 42 — выход признака переполнения счетчика битов (наличие 1 в анализируемой информации); 43 — выход признака наличия 1 в анализируемой информации; 44...46 — входы/выходы двунаправленной 3-разрядной магистрали номера приоритета (адреса бита и адреса РОН); 47 — вход/выход двунаправленной битовой магистрали; 48 — ток инжектора 2.

## Электрические параметры

Выходное напряжение низкого уровня	≤ 0,4 В
Напряжение инжектора	≥ 1 В
Номинальный ток инжектора	220 мА
Входной ток низкого уровня	≤ 0,2 мА
Выходной ток низкого уровня	≤ 20 мА
Выходной ток высокого уровня:	
для магистралей LM, LN	≤ 0,45 мА
для магистралей LY	≤ 0,05 мА
Потребляемая мощность	≤ 348 мВт
Время цикла	1 мкс