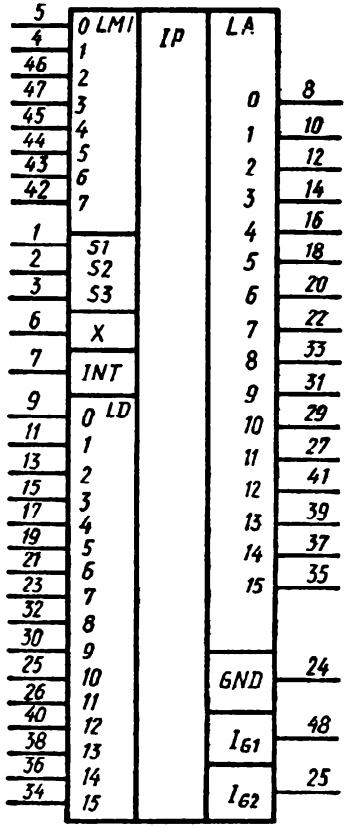
К583ИК1, КР583ИК1

Микросхемы представляют собой инкрементный микропроцессор и предназначены для построения устройств адресации ЗУ и устройств генерации последовательности кодов, выполняют 112 микрокоманд. Содержат 8500 интегральных элементов. Корпус типа 4134.48 - 2, масса не более 4,5 г и 2205.48-1, масса не более 8 г.



Условное графическое обозначение К583ИК1

Назначение выводов: 1, 2 — входы синхросигналов приема и исполнения макрокоманды; 3 — вход сигнала выдачи данных на магистрали LA, LD и вывод INT; 4, 5, 42...47 — входы магистрали микрокоманд; 6 — вход сигнала внешнего условия; 7 — вход/выход сигнала внешнего прерывания; 8, 10, 12, 14, 16, 18, 20, 22, 27, 29, 31, 33, 35, 37, 39, 41 — выходы магистрали адреса; 9, 11, 13, 17, 19, 21, 23, 25, 26, 28, 30, 32, 34, 36, 38, 40 — входы/выходы двунаправленной магистрали данных; 24 — общий; 25, 48 — токи инжектора Iинж.1 и Iинж.2.

Электрические параметры

Напряжение питания ..... 1,2...5 В
Выходное напряжение низкого уровня ..... ≤ 0,4 В
Номинальный ток инжектора Iинж = Iинж.1 + Iинж.2 .. 280 мА
Входной ток низкого уровня ..... ≤ 0,2 мА
Выходной ток низкого уровня ..... ≤ 20 мА
Выходной ток высокого уровня:
для магистрали LD, вывода INT ..... ≤ 0,45 мА
для магистрали LA ..... ≤ 0,05 мА
Потребляемая мощность ..... 336 мВт
Время цикла ..... ≤ 1 мкс